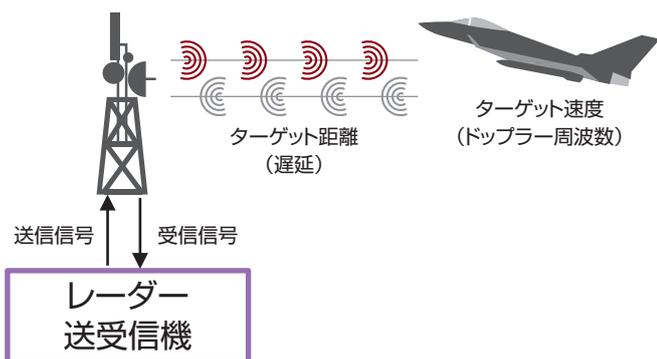


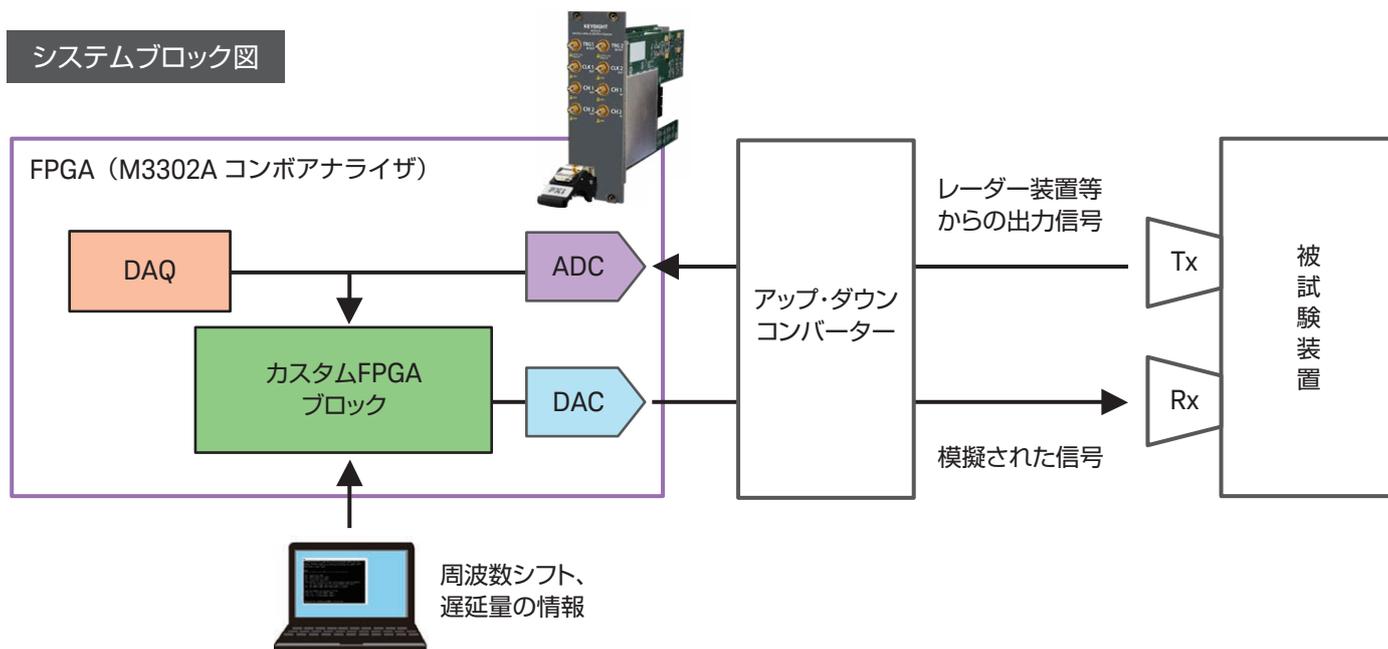
レーダータラゲツシミュレータの構築

M3302A PXI AWG/デジタイザコンボモジュールを活用したソリューション事例



- タラゲツシミュレータを低価格なPXIベースの計測器で構築
- カスタムFPGAブロックで周波数シフト、遅延、反射など任意の環境を信号処理で模擬
- モデルベースデザインツールやXilinx IPコアからの容易なデータインポート
- タラゲツシミュレーションやDRFMだけではなく、フェージングシミュレータやデジタルフィルタ・遅延器、HILSなどへも応用可能

システムブロック図



FPGA開発までお任せください!

キーサイト・テクノロジーでは、ハードやソフトウェアを販売するだけでなく、そのHW実装ソフトウェアやアプリケーション開発についてもお客様のご要求に応じてサービスを提供します。

コンサルティングメニュー

1. サンプルコードの提供 (無償または有償)
2. ターンキーソフトウェア (プロジェクト) 請負
3. IPの開発・提供

実装サンプルコード

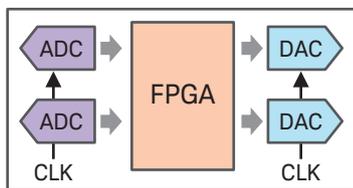


作成済みのサンプルコードでは、周波数シフトや遅延をリアルタイムに制御できる動作をご覧いただけます。

実際に、デジタイザに入力された信号に対して、指定した周波数シフトや遅延時間で信号処理を行ない、アナログ信号として出力できます。

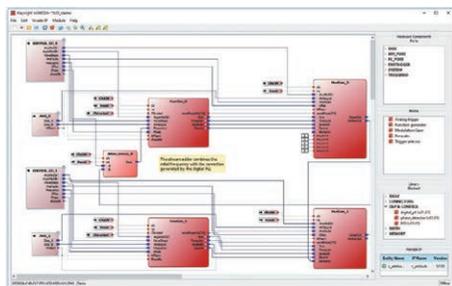
この例では、-300kHzのドップラー周波数と、20usecの遅延を設定し、実測でも設定どおりの出力が得られています。

M3302A PXIe AWG/デジタイザ コンボ



- 2ch 500MSa/s デジタイザと2ch 500MSa/s AWGを1台のPXIに
- 内蔵のFPGA (Xilinx Kintex 7)をユーザープログラム可能
- 50psec以下のCH間スキュー
- AWGとデジタイザ間のレイテンシー 最小400nsec
- 複数台のAD、DA、コンボとの同期動作可能
- 他のPXIアップコンバーター、ダウンコンバーターと組み合わせることで、低価格にターゲットシミュレータ、DRFMシステムを構築

M3602A FPGAデザイン環境ソフトウェア



ユーザーカスタマイズ領域と計測領域を明快にわけられており、お客様が計測制御などのカスタマイズを考慮する必要なく、純粋にAD・DA信号の信号処理だけに専念できます。

- ブロック図スタイルのGUIにより、FPGAプログラミングの工数を大幅に削減
- FPGAコードや外部IPを容易にインポート
 - VHDL, Verilog, VIVADO/ISEプロジェクト, MATLAB/SIMULINK, Xilinx IPコア
- 高速なワンクリックコンパイル
- PCIe[®]経由での高速なコード切替え(ホットスワップ可能)

* PCI-SIG[®], PCIe[®] and the PCI Express[®] are US registered trademarks and/or service marks of PCI-SIG.

お問い合わせ／サポート

キーサイト・テクノロジー合同会社
本社〒192-8550 東京都八王子市高倉町9-1

計測お客様窓口

受付時間 9:00-18:00 (土・日・祭日を除く)

TEL ☎ 0120-421-345 (042-656-7832)

FAX ☎ 0120-421-678 (042-656-7840)

Email contact_japan@keysight.com

ホームページ www.keysight.co.jp

記載事項は変更になる場合があります。
ご発注の際はご確認ください。



© Keysight Technologies, 2017
Published in Japan, July 10, 2017
5992-2455JAJP
0000-08cS
www.keysight.co.jp